

Paraninfo

Arquitectura de computadores



Editorial: Paraninfo

Autor: MANCIA ANGUITA LOPEZ, JULIO ORTEGA LOPERA, ALBERTO PRIETO ESPINOSA

Clasificación: Universidad > INFORMÁTICA

Tamaño: 20 x 26 cm.

Páginas: 672

ISBN 13: 9788497322744

ISBN 10: 8497322746

Precio sin IVA: 53,37 Eur

Precio con IVA: 55,50 Eur

Fecha publicacion: 01/01/2005

Sinopsis

Aborda, a través del estudio del paralelismo en sus distintos niveles, los conceptos y las técnicas de la arquitectura de computadores que permiten aprovechar las posibilidades de la tecnología para lograr mayores capacidades de procesamiento. Desde un punto de vista didáctico, se presenta la información unificada y estructurada, con numerosos ejemplos de apoyo y datos de procesadores y computadores actuales y disponibles comercialmente.

Para solicitar el material complementario ha de ponerse en contacto con los autores:

manguita@atc.ugr.es

aprieto@ugr.es

julio@atc.ugr.es

Indice

Presentación. Prólogo. 1. Introducción: paralelismo e incremento de prestaciones. PARTE I: Procesadores paralelos 2. Segmentación de cauce y procesadores segmentados 3. Procesadores superescalares (I): microarquitecturas y principios de funcionamiento 4. Procesadores superescalares (II): implementaciones 5. Procesadores VLIW 6. Procesadores vectoriales. PARTE II: Computadores paralelos 7. Introducción: computadores paralelos, programación paralela y prestaciones 8. Sistemas de comunicación en computadores paralelos 9. Redes de interconexión para computadores paralelos 10. Multiprocesadores . Apéndice A: El sistema de memoria. Índice analítico.

Ediciones Paraninfo S.A. Calle José Abascal, 56 (Utopicus). Oficina 217. 28003 Madrid
(España)

Tel. (+34) 914 463 350 Fax

info@paraninfo.es www.paraninfo.es